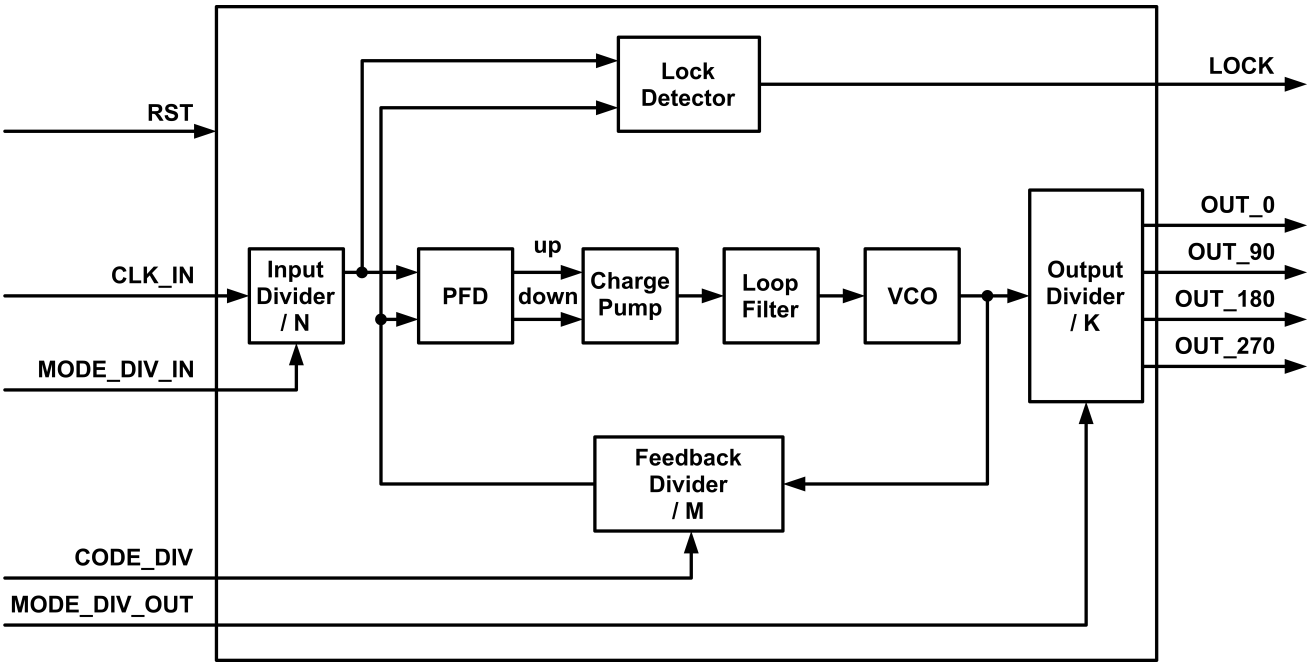
MALT-2PLL

IP-блок. Фазовая автоподстройка частоты

Бриф BR401

Ред. 14.09.2026



IP-блок представляет собой блок ФАПЧ с интегрированным генератором, управляемым напряжением (VCO), предназначенный для формирования сигналов синхронизации в составе СБИС. Блок формирует из опорного сигнала частотой 100 МГц четыре выходных сигнала одинаковой частоты в диапазоне 933–1600 МГц с фиксированными относительными фазами 0°, 90°, 180° и 270°.

ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ

Тип IP-блока	Физический (HARD IP)
Статус IP-блока	Разработан, проверен в кремнии в 2023 году
Проектные нормы, нм: (технологический процесс)	28
Частота выходного сигнала, МГц	933-1600
Частота опорного сигнала, МГц	100
Коэффициент деления, -	1-64
Время захвата, мкс	10 (макс.)
Напряжение питания, В	0.9
Напряжение стабилизатора, В	1.8
Коэффициент заполнения, %	46-51
Абсолютное значение джиттера, пс	18 (1600 МГц) 22 (933 МГц)
Потребляемая мощность, мВт	2.2
Площадь, мм^2	0,0086
Условия поставки IP-блока	Готов к поставке

ООО «Мальт Систем»
119331, г. Москва, пр-кт Вернадского, дом 21, к. 3
e-mail: info@maltsystem.ru