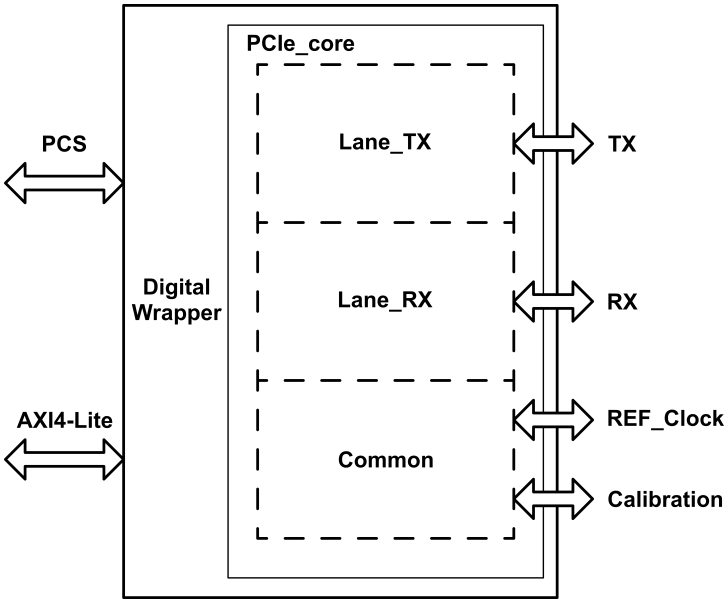
MALT-PCIE-PMA

IP-блок. Блок подключения к физической среде PCI Express (PMA)

Бриф BR804

Ред. 14.09.2026



IP-блок предназначен для реализации функций в соответствии с «PCI Express Base Specification 4.0», учитывая обратную совместимость с PCIe 1, 2 и 3. Сериализация и передача данных, как и адаптация к каналу, прием и десериализация данных осуществляются на скоростях до 16 Гбит/с по шине данных x8. IP-блок позволяет определить наличие приемника на другом конце линии, а также низкочастотного сигнала на входе приемника. Генерация тактовых сигналов, необходимых для работы приемной и передающей частей, и калибровка выходного сопротивления передатчика и входного сопротивления приемника на постоянном токе реализованы непосредственно в ядре IP-блока. Самонастраивающаяся архитектура не требует обучающих шаблонов или пользовательской настройки.

ТЕХНИЧЕСКИЕ ХАРАКТЕРИСТИКИ

Тип IP-блока	Физический (HARD IP)
Статус IP-блока	В разработке
Проектные нормы, нм (технологический процесс)	28
Метод корпусирования	Поддержка корпуса Flip Chip
Обратная совместимость	PCIe 1, 2 и 3
Скорость передачи данных (x1), ГТ/с	16
Конфигурация линий шины данных	до x8
Напряжение питания, В	0.9 & 1.8
Мощность, мВт	800
Площадь, мм^2	2,1 (конфигурация линий шины данных - x4)
Условия поставки IP-блока	Готов к поставке

ООО «Мальт Систем»
119331, г. Москва, пр-кт Вернадского, дом 21, к. 3
e-mail: info@maltsystem.ru